

Circuiti efficienti per l'aritmetica binaria

Lezione 12 di Architettura degli elaboratori

Docenti: A-L: Giuseppe Scollo, M-Z: Christian Napoli

Università di Catania
Dipartimento di Matematica e Informatica
Corso di Laurea in Informatica, I livello, AA 2018-19

Indice

1. Circuiti efficienti per l'aritmetica binaria
2. argomenti della lezione
3. riferimenti

argomenti della lezione

in questa lezione si trattano:

- addizionatori con anticipo del riporto
- circuiti a matrice per la moltiplicazione
- moltiplicatore sequenziale
- circuito sequenziale e algoritmi per la divisione
- algoritmo di ricodifica di Booth per la moltiplicazione

riferimenti

capitolo 9, paragrafi 9.2-4, 9.6

ad accesso riservato:

- presentazione cap. 9, pp. 7-20, 32-34
- esercizi