

Realizzazione di porte logiche, circuiti sequenziali, flip-flop

Lezione 04 di Architettura degli elaboratori

Docenti: A-L: Giuseppe Scollo, M-Z: Christian Napoli

Università di Catania
Dipartimento di Matematica e Informatica
Corso di Laurea in Informatica, I livello, AA 2017-18

Indice

1. Realizzazione di porte logiche, circuiti sequenziali, flip-flop
2. argomenti della lezione
3. riferimenti

in questa lezione si trattano:

- tecnologia microelettronica, transistori MOS
- realizzazione di porte logiche in tecnologia CMOS
- realizzazione di circuiti logici in tecnologia CMOS:
 - vincoli di fan-in e fan-out
 - porta tri-state
 - circuiti integrati
- semplici circuiti sequenziali: bistabili, flip-flop

riferimenti

appendice del testo di riferimento, paragrafi A.5-6

ad accesso riservato:

- presentazione: app., pp. 28-49
- esercizi

altre fonti per consultazione:

v. riferimenti dell'esercitazione 03, inoltre:

C. Bolchini, C. Brandolese, F. Salice, D. Sciuto, *Reti logiche*, 2/e, Apogeo (2008)