

Realizzazione di porte logiche, circuiti sequenziali, flip-flop

Lezione 06 di Architettura degli elaboratori

Docente: Giuseppe Scollo

Università di Catania
Dipartimento di Matematica e Informatica
Corso di Laurea in Informatica, I livello, AA 2013-14

1 di 4

Indice

1. Realizzazione di porte logiche, circuiti sequenziali, flip-flop
2. argomenti della lezione
3. riferimenti

2 di 4

in questa lezione si trattano:

- tecnologia microelettronica, transistori MOS
- realizzazione di porte logiche in tecnologia CMOS
- realizzazione di circuiti logici in tecnologia CMOS:
 - vincoli di fan-in e fan-out
 - porta tri-state
 - circuiti integrati
- semplici circuiti sequenziali: bistabili, flip-flop

riferimenti

appendice del testo di riferimento, paragrafi A.5-6

ad accesso riservato:

- presentazione: app., pp. 28-49
- esercizi

simulatori:

- simulatore di circuiti logici (applet Java: D. Ferrarello, F. Ungheri)

altre fonti per consultazione:

v. riferimenti della lezione 05, inoltre:

C. Bolchini, C. Brandolese, F. Salice, D. Sciuto, *Reti logiche*, 2/e, Apogeo (2008)